PATENT ABSTRACTS OF JAPAN

(11) Publication number:

62138061 A

(43) Date of publication of application: 20 . 06 . 87

(51) Int. CI

H02M 3/28

(21) Application number: 60277321

(71) Applicant:

YUASA BATTERY CO LTD

(22) Date of filing: 09 . 12 . 85

(72) Inventor:

HIRACHI KATSUYA

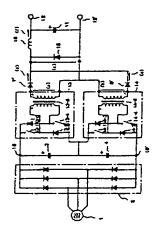
(54) POWER UNIT FOR SWITCHING REGULATOR

(57) Abstract:

PURPOSE: To prevent the breakdown of a switching element, and to stabilize operation by balancing voltage applied to a high-frequency inverter circuit connected in series while being made to correspond to an AC input.

CONSTITUTION: An AC power supply 1 is rectified by a rectifier circuit 2, and changed into DC voltage. Two stone type forward type high-frequency inverter circuits 13, 14 are connected in parallel with each of two capacitors 3, 4 having the same capacity connected in series between input terminals to which the DC voltage is applied. These high-frequency inverter circuits 13, 14 are respectively operated at antiphase, thus eliminating the unbalance of voltage applied to the two capacitors 3, 4.

COPYRIGHT: (C)1987,JPO&Japio



⑩日本国特許庁(JP)

① 符許出顧公開

9公開特許公報(A) 昭62-138061

@Int.CI.*

識別記号

厅内整理番号

❷公開 昭和62年(1987)6月20日

H 82 M . 3/28

7829-5H

審査請求 未請求 発明の数 1 (全4頁)

公発明の名称

スイツチングレギユレータ電源装置

到特 顧 昭60-277321

②出 類 昭60(1985)12月9日

 包出 顧 人 湯 读 電 池 抹 式 会 社 高槻市城西町 6 番 6 号

H =

1.発明の名称

スィッチングレギュレータは原設党

2.特許指求の類別

直流並正が印加される入力爆于間に定列接接 された同一古景の2種のコンデンサと、 前記各 コンデンナに並列技技された2組の再間技イン メーミ 回路 とを得えたスイッチングレギュレー メ 起放度性において、j 前記各高河波インパーメ 回路は互いに逆位担で動作するように創御され、 それぞれに選列袋統された2組のスイッチング 云子とタイォードとが前記コンデンサに 並列接 奴されるとともに各立列技民点間にトランスの 1次掛段が接続された2石式フォワード形であ って、前記2堆の高濁波インパータ回路のトラ ンスは、 2 次巻旗の一端が互いに共選にされて 帰還ダイオードのアノードと平滑用コンデンナ の一緒に接続され、2次岩嶺の他選がそれぞれ 高周波弦跳びのアノードに接続されるとともに カソードが共通にされて前記海温ダイオードの

カソードと平滑用リアクトルの一塊に接続され 的配平滑用リアクトルの位類が前配平滑用コン デンチの他端に接続されていることを特徴とす るスイッチングレギュレータ電源装置。

5.発明の非確な説明

産業上の利用分類

本発明はスイッチングレギュレータ製設設置 に関するもので、さらに即しく含えば交流入力 が 400 V 系に対応させた高度波インパータ回 路を区列投続させてなるスイッチングレギュレ ータ電源技能に関するものである。

従来技術とその間可点

スイッチングレギュレーを迅速接触は、受益! された交流 電圧を直接整流、平滑して高周はイ ンパーを回路でスイッチングし、得られた高周 速の交流度圧を再び整流、平滑して得られた高 流 電力を身所に供給するものである。このよう なスイッチングレギュレーを電源優差において、 高別数インパーを固筋のスイッチングま子には スイッチング速度の早いパイペーラトランジス # や T E T が使用されるが、これらの選子の制 E は 500 V 以下のものがほとんどで、 800 V 外の制圧の妻子もあるものの性流容量が小さい ため、またスイッチング速度が遅いため、400 V 系の交流入力気圧に対応するスイッチングレ ギュレー# 製剤装置は 真腐液インバー# 回路を 並列換接して構成されている。

の差、高周波技流器 7 、8 内のダイオード 7 ー1 、 7 ー2 、 8 ー1 、 8 ー 2 の度方向定圧所下の差により、コンデンサ 3 、4 の端子間電圧にアンパランスを生じるため高周波インパータ回路 5 、5′、6、6′ 内のスイッチング素子のオア時に卸加される電圧にもアンパランスを生じてスイッチング表子の耐圧を増えて破壊に至らしめることがあつた。

張明の目的

本発明は上記欠点を解例するもので、 400 V 系の交流入力に対応させて世列根認された高温はインパータ 国路に印加される電圧をパランスさせることによりスイッチング東子の破壊を防止し、安定した動作をするスイッチングレギュレータ 型派を受を提供することを目的とする。 発明の構成

本 発明のスイッチングレギュレー # 電域技技は、 直旋 医圧が印 知される 入力 第 子間に 両一 字 型の 2 型の 3 ンデンナを 直列投続し、 各 3 ンデンナと 並列に 換続される 高間波インバー # 回路

する。このボ4回に示したスイッチングレギュ レータな政疫鬼は、高麗教インパータ観路5。 るにスイッチング袋子が 5-1 ~ 5-4 . 6-1~ 5-4 の如く 4 匹からなるフルブリッツ形 を使用している。また釘5回に示したスイッチ ングレギュレータ電源装置は、高階技インバー タ厚路 5′,6′にスイッチング数子が 5′-1。5′-2. 6-1, 6-2の如く2個ずつからなり、コン プンナが5'ー3,5'ー4,6'ー3,6'ー4 の知く 2 似ずつからなるハーファリッジ形を使用した ものである。これらの抜世では高周波インパー **タ回路 5、5'。 6、6'内のスイッチング禁予の** オフ時に印加される電圧の最大段がコンデンサ 3,4の媒子間電圧に等しいため、位列接続し て 400 7 系の交流入力に対応させることがで ŧā.

ところが上述したスイッチングレギュレータ 電弧接載では、平荷用リアタトルタ , 1 0 およ び高限放インパータ回路 5 , 6 内のトランス 5 - 4 . 5'-5 . 4-5 . 6'-5 のインピーチンス

を互いに逆位相させる 2 石式フォッード形とし、 数回路内のトランスの 2 次等線の一端を互いに 共通して帰還ダイオードのアノードと平滑用コ ンデンすの一端に 及びするとともに 前記 とう スの 2 次登場の他端をそれぞれ高周波整流 器の アノードに接渡し、 各カソードを共通に して 前 記が選ダイオードのカソードと平滑用リアクト ルの一端に接続し、 前記平滑用リアクト ルの一端に接続し、 前記平滑用リアクト のものに発続し、 前記平滑用リアクト のものに発続して な るものである。

夹施饼

以下実施所により収明する。第1回は本角明のスイッチングレギュレーを重要扱政の回路区で、第4回、第5回と共通するものには同じ符号を用いている。本稿明に関る2元式フェックード形の高層波インペーを回路は13、14で、回路が並列に受験され、各面列接段点間に5の各層周辺インパーを回路13、14に、直波電圧

が印加される人力増ティ5、15、間に従列投稿 された阿一容型の2型のコンデンナる。4 に並 列に交説される。この2石式フォワード形はス イッチング要子のまっ時に印加される母臣の政 大妞が各コンデンナの雑子間電圧に奪しいため、 **弦羽長枝して高い交流入力電圧に対応させるこ** とができる。さらに高周波インペータ回路13 内の同時にオン,オフナるスイッチング第子13 - 1 。 1 5 - 4 と宮海波インパーメ展路 1 4 内 の同時にオン、オフするスイッチング電子14 - 1 。 1 4 - 4 とは互いに逆位相で動作するよ うに創御台、スイッチング業子(3-1,13 - 4がオンした時にはトランス13-5の1次 **参嫁に包圧が印加され、参数比に応じた電圧が** 2次参額に誘起される。そしてこの2次巻頃に 終起された雑座は高層故能流転だで整夜され、 平舟用リアクトル16、平舟用コンデンサ11 を介して出力刈于12。12′間に投続される魚 訴(図示さず)に変変電力として供給される。 この時スイッチング業子 14-1 。14-4は

次に本発明のスイッチングレギュレーを登録 数型の他の実践例を第2回により説明する。 第 2回の回路部で第1回と共通するものには同じ 符号を用いている。この実施例では互通選圧が 印回される人力増予15、15′間に新型版1を複 級したもので、高い選圧で超級される互動享有 においておび池1から組ゃの近畿選圧を得るの オフで、トランス(4 - 5 の)次等級の励出エイルギーがダイオード(4 - 2 、14 - 3 を介してコンデンサイに帰還されるとともに平所用リアクトル(6 に否確されていたエネルギーにより帰還ダイオード(5 を介して出力婦子(2 2、12 が間に接収された食運にも直渡電力が供給される。そしてスイッチング素子(5 - 1 、15 - 4 がオフし、スイッチング素子(4 - 1 、14 - 4 がオンした時には上述した逆位権の動作で負荷に重流電力が供給される。

上述した本語明のスイッチングレギュレータ 電磁膜界の動作を第3回の動作技形列により設 明する。第3回において、被形向および(2)はそれぞれ無1回の高層波インパータ回路13,14 内のトランス13-5,14-5の2次普級の 等子間質圧進形、故形(2)は前記トランスの共通 した2次等線等子と共通にした高層波繁流器77, 5'のカソードとの間の遮圧波形、波形(3)は はそれぞれ前配高層波整流器77,8'の電流波形、 被形(3)は平滑用リアクトル16の電流波形であ

に有効である。

発明の効果

突然例において静遠した如く、本発明のスイ ッチングレギュレータ電磁装型は、直流電圧が 印加される入力媒子間に直列接破された両一客 量の2月のコンデンサのそれぞれに並列に2石 式フォフード形の高海波インパーメ回路を接続 し、それぞれを遊位相で動作させることにより、 2個のコンデンサに知知される意圧がアンバラ ンスすることなく、 500 Y 以下の針正のスイ ッチング末子を用いて交流入力が 400 V 系に 対応させることができる。さらに従来投資では 🦠 平角用リアクトルが2個必要であつたのを1個。 にすることができるので構成も餌気にすること ができる。なおハーフブリッツ形で使用される 直列波段された同一容量のコンデンサは、各コ ンデンサに印加される電圧をバランスさせるた めに抵抗を接続することがあるが、ハーフブリ ッジ型ではトランスが両方向で沿舟されるため この抵抗は数十kg 原皮のものでよいのに対し、

特開昭62-1380G1 (4)

本見明炎性ではトランスが一方向のみで登録されるためこの抵抗を取けるとすれば、 きわめて 小さくする必要があり、 異似の効果を低下させ て好ましいものとならない。

4. 超速の向単な説明

第1 図は本発明のスイッチングレギュレーを はは度型の回路図、第2 図は本発明設定の他の 共控例の回路図、第3 図は第1 図の設定の動作 波形図、第4 図、第5 図は従来のスイッチング レギュレーをは破壊性の同格図である。

3,4 ... コンデンナ

5,6,13,14 - 高周波インパータ回路

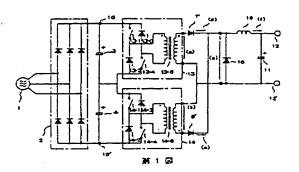
7,5,7,8, ... 高层波竖顶等

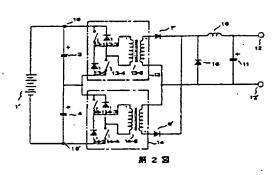
9,10,16…平滑用リアクトル

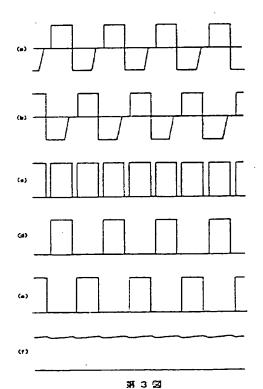
11 …平滑用コンデンテ

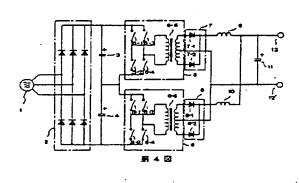
15 -- 帰避ダイオード

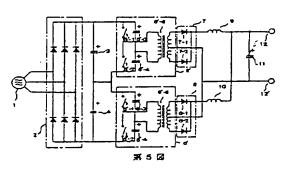
出原人 路路基地株式会社











特許法第17条の2の規定による補正の掲載

昭和 60 年特許願第 211321 号 (特開昭 52-138061 号, 昭和 62 年 6月 10日 発行 公開特許公報 62-1381 号掲載) については特許法第17条の2の規定による補正があったので下記のとおり掲載する。 7 (4)

Int. C1.	識別記号	庁内整理番号
H 0 2 M 3 / 2 8		7829-5H
	1	·
		,
		•
		,
		•

平成 2.1.11 元 手 続 補 正 書

平成 1 年 9 月 13 日

特許庁 吳 宮 湯

1. 事件の表示

適

昭和 60 年 特 許 顧 第 2 7 7 5 2 1 号

2. 発明の名称

スイッチングレギュレータ電源装置

3. 補正をする者

李件との関係 特許出版人

郵便番号 569 電路 高概 (0726) 75-5501

住 所 大坂府高级市場西町6番6号

名 8 668 磁线電池株式会社

4. 補正命令の日付 昭和 年 月

5. 補正により増加する発明の数 0

6. 補正の対象 明細書の発明の詳細な製明の機

7. 補正の内容 別紙のとおり

200

明細書席も 冥第 1 行の「遊位相させる」を「遊 位相で動作させる」と補正する。

보